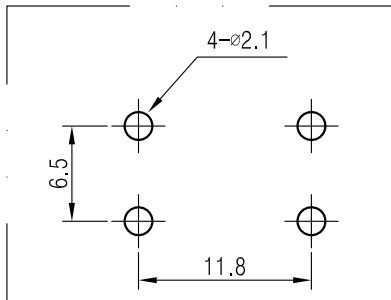
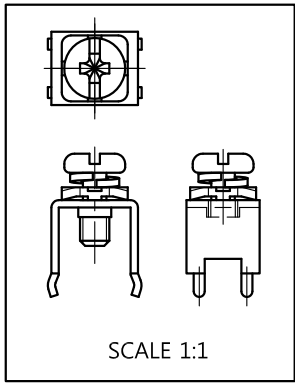
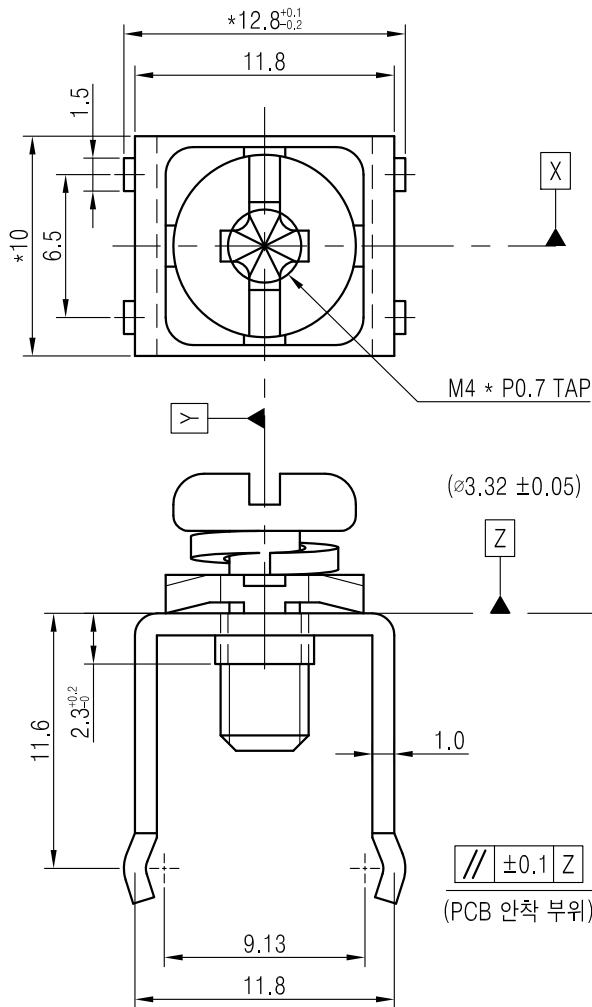


No.	DATE	REVISIONS	APPROVED
1			
2			



PCB LAYOUT

#### Note

- 외관상 도금 벗겨짐 및 번색, 유해한 Burr가 없을 것.
- 절단면은 매끄러울 것.
- 지시없는 C 및 R은 0.3 이하일 것.
- 도금은  $0.3\mu\text{m}$  이상일 것.
- PCB 안착시 수평도는  $\pm 0.1$  이내일 것.
- 제품 사용시 지정된 정격전류 및 허용토크를 벗어나지 말것.
- 기타 상세한 사항은 설계자와 별도 협의 할 것.
- \* 표시는 제품 외관 치수임.
- 정격 전류: 30A
- 허용 토크: 12 kgf-cm

REMARK			COMMERCIAL TOLERANCE									
1.0(t)*39.0(w)*12.0(p) CAVITY - 1X1			0.5 to 3 ± 0.12									
			over 3 to 6 ± 0.16									
			over 6 to 10 ± 0.18									
			over 10 to 18 ± 0.22									
			over 18 to 30 ± 0.25									
			over 30 to 50 ± 0.30			BR-113						
			over 50 to 80 ± 0.35			TERMINAL						
over 80 to 120 ± 0.45			BRASS									
						C2680R 1/2H t1.0		Sn				
			No.	PART No.	PART NAME	MATERIAL	Q'TY	REMARKS	FINISH			
DRAWN	CHECKED		APPROVED	DATE	2014.07.15		TITLE		BR - 113			
정성민				UNIT	SCALE							
14.07.15				mm	3:1							
						DWG NO.		BRT - 307				
飛龍電子株式會社						BEE-RYONG ELECTRONICS CO.,LTD						